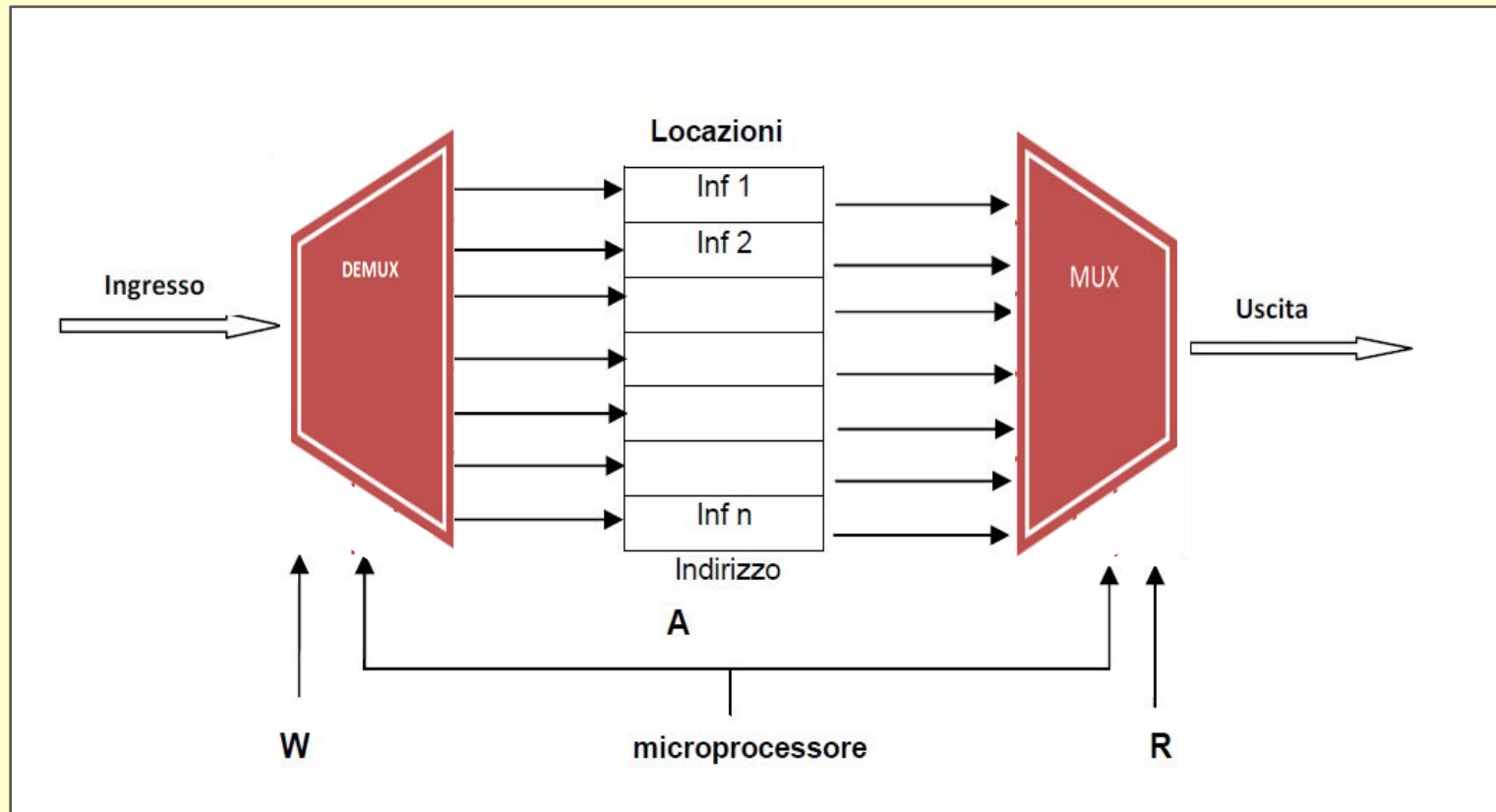


Memoria RAM

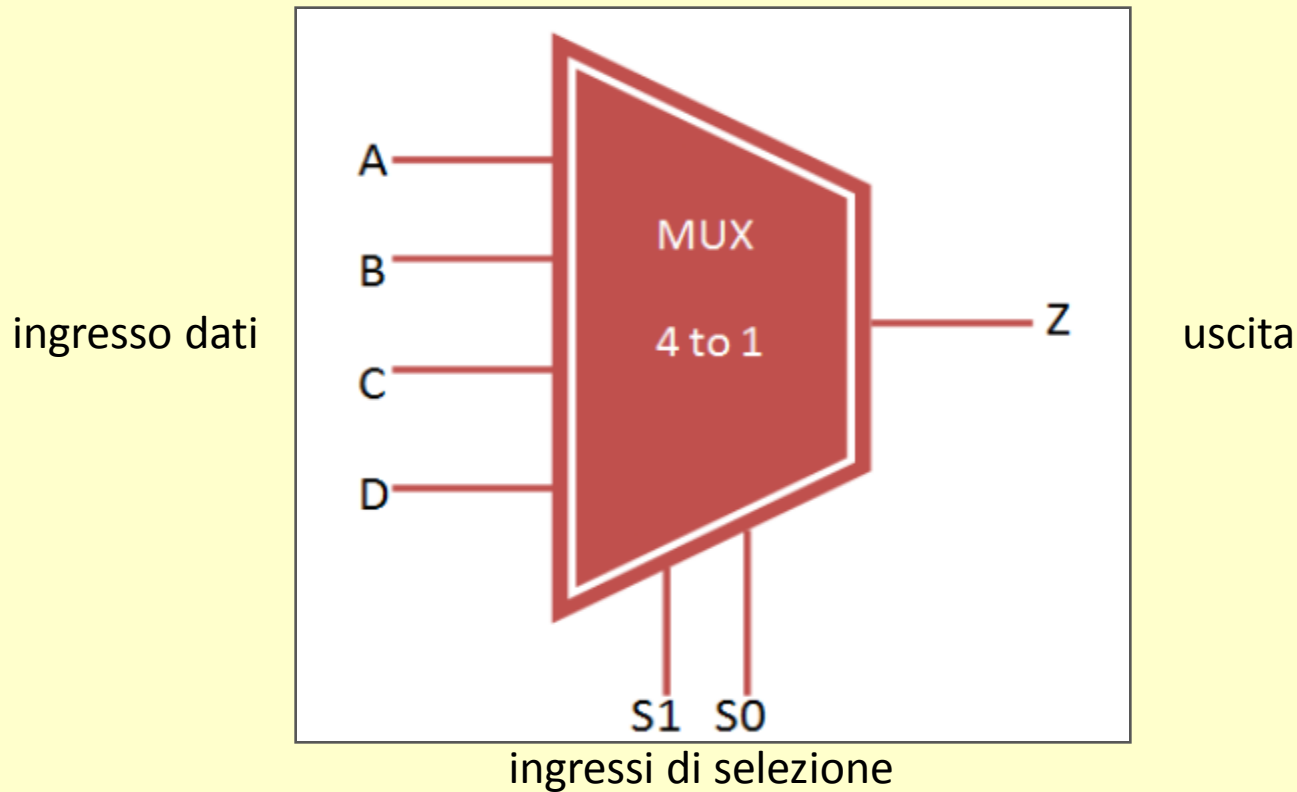
Memoria ad accesso casuale

Quando viene richiesta un'operazione di **lettura** con il **segnale R** (read), l'indirizzo comanda il **Multiplexer** per passare sull'uscita il dato contenuto nella cella avente quell'indirizzo.

Nell'operazione di scrittura il **segnale W** (write) abilita la **scrittura** del dato, presente in ingresso, nella cella indicata dall' indirizzo, tramite il **Demultiplexer**.



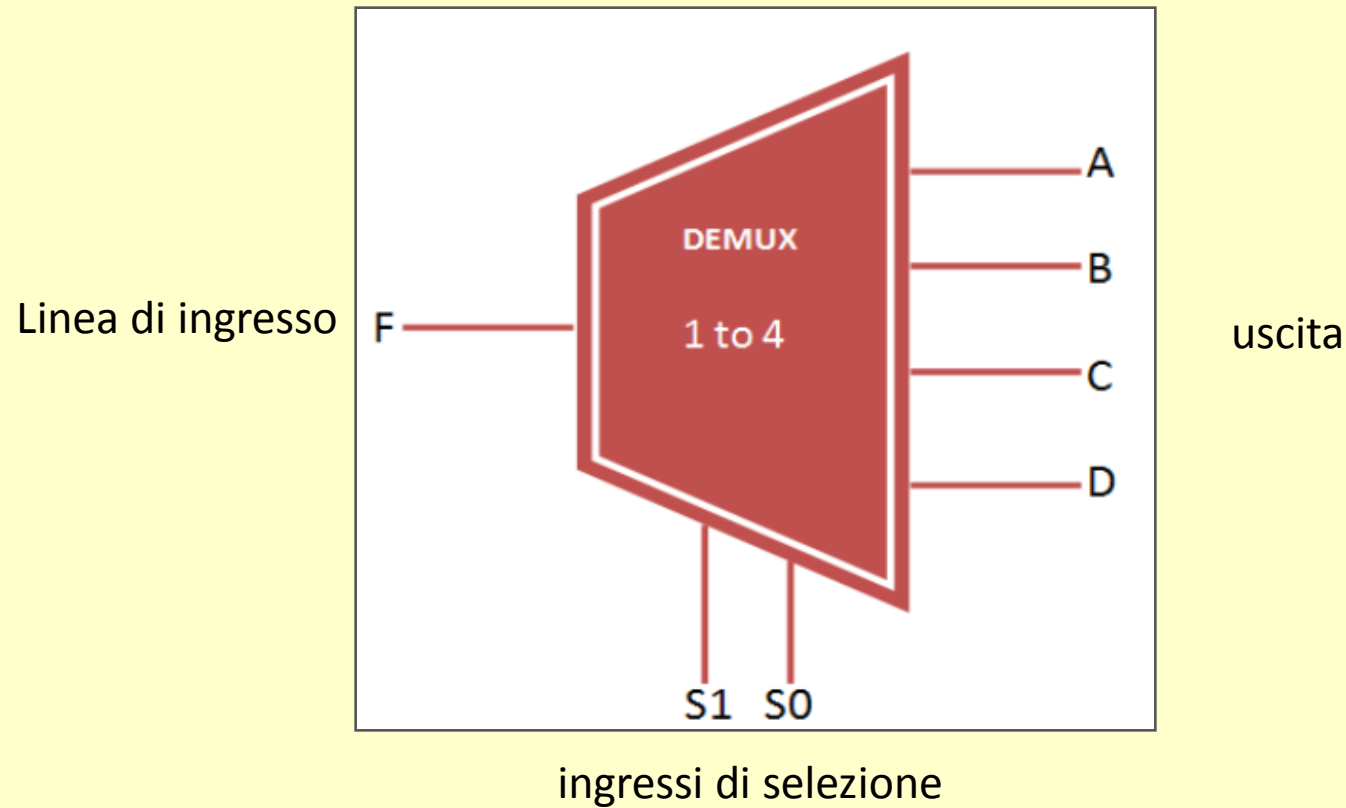
Multiplexer



È un circuito integrato che: è in grado di **selezionare 1 sola** fra 2^n linee di ingresso dati e di riportare i valori di tale linea selezionata su un'unica uscita.

Possiede per questo **n ingressi di selezione** (nell'esempio S1 e S2)

Demultiplexer



È un circuito integrato che realizza le funzioni opposte al multiplexer.

In pratica esso presenta: **una sola linea di ingresso** dati e **n ingressi di selezione**.
A seconda del codice impostato sulle linee di selezione, l'ingresso dati viene inviato a 1 sola fra 2^n linee di uscita.